

日本国特許只

24.04.00

PATENT OFFICE
JAPANESE GOVERNMENT

5/ Privity Doc. E. Dillio

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 Date of Application:

1999年 4月22日

REC'D 09 JUN 2000

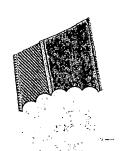
WIPO PCT

出 願 番 号 Application Number:

平成11年特許願第114534号

出 願 人 Applicant (s):

コピア株式会社



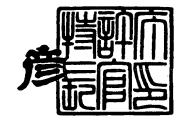
PRIORITY DOCUMENT

SUBMITTED OR TRANSMITTED IN COMPLIANCE WITH RULE 17.1(a) OR (b)

2000年 5月26日

特許庁長官 Commissioner, Patent Office

近藤隆



出証番号 出証特2000-3037915

特平11-11453

【書類名】

特許願

【整理番号】

98178-4891

【あて先】

特許庁長官 殿

【国際特許分類】

B41J 2/21

【発明者】

【住所又は居所】

東京都三鷹市下連雀6丁目3番3号 コピア株式会社内

【氏名】

松田 雄二

【特許出願人】

【識別番号】

000001362

【氏名又は名称】 コピア株式会社

【代理人】

【識別番号】

100098350

【弁理士】

【氏名又は名称】

山野 睦彦

【手数料の表示】

【予納台帳番号】

054254

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】 9603625

【プルーフの要否】 要

【書類名】

明細書

【発明の名称】 画像形成装置

【特許請求の範囲】

【請求項1】

インクジェット記録方式により複数のヘッドを用いて印字用紙上に画像の形成 を行う画像形成装置であって、

前記複数のヘッドを搭載するキャリッジを主走査方向に移動させるための主走査方向の移動手段と、

前記印字用紙を副走査方向に搬送するための用紙搬送手段と、

前記複数のヘッドにより、予め定めたテストパターンを印字するパターン印字 手段と、

前記キャリッジに搭載され、前記印字手段で印字用紙上に印字されたテストパターンのパターン要素を検出するパターン検出手段と、

該パターン検出手段の出力を二値化する二値化手段と、

前記主走査方向のキャリッジの位置を検出するための位置検出手段と、

前記キャリッジを移動させることにより前記テストパターンのパターン要素を 前記パターン検出手段で検出し、前記二値化手段で得られた二値信号の立ち上が り/立ち下がりエッジが発生したときの前記位置検出手段の結果に基づいて、前 記パターン要素の印字位置を検出し、各ヘッドで印字された各パターン要素の印 字位置に基づいて、前記主走査方向における各ヘッドの取り付けずれ量を算出す る算出手段と、

を備えたことを特徴とする画像形成装置。

【請求項2】

前記位置検出手段は、前記キャリッジに併設されたリニアスケールに基づく低 分解能位置検出手段と、この低分解能位置検出手段の分解能以下の位置を検出す るための高分解能位置検出手段とにより構成される請求項1記載の画像形成装置

【請求項3】

前記テストパターンは、各ヘッドについて、前記主走査方向とほぼ直角の副走

査方向に伸びた少なくとも1本の垂直バーをパターン要素として含む請求項1ま たは2記載の画像形成装置。

【請求項4】

前記テストパターンは、各ヘッドについて、前記主走査方向とほぼ平行に伸び た少なくとも1本の水平バーをパターン要素として含み、

前記主走査方向とほぼ直角の副走査方向における印字用紙の搬送量を検出する ための搬送量検出手段と、

該搬送量検出手段の分解能以下の搬送量を計測するための計測手段とをさらに 備え、

前記算出手段は、前記テストパターン印字された印字用紙を前記用紙搬送手段により前記キャリッジに対して移動させることにより前記テストパターンのパターン要素を前記パターン検出手段で検出し、前記二値化手段で得られた二値信号の立ち上がり/立ち下がりエッジが発生したときの前記搬送量検出手段および計測手段の結果に基づいて、前記パターン要素の印字位置を検出し、各ヘッドで印字された各パターン要素の印字位置に基づいて、前記副走査方向における各ヘッドの取り付けずれ量を算出することを特徴とする請求項1記載の画像形成装置。

【請求項5】

請求項1~4のいずれかにおいて、前記パターン検出手段は、発光素子と受光素子から構成される反射型センサであることを特徴とする画像形成装置。

【請求項6】

請求項2において、前記低分解能位置検出手段は前記リニアスケールに基づく タイミング信号をカウントするカウンタにより構成され、前記高分解能位置検出 手段は前記タイミング信号により初期化され、かつ所定のクロック信号で時間計 測するタイマにより構成されたことを特徴とする画像形成装置。

【請求項7】

請求項3において、前記パターン印字手段は前記垂直バーを複数パスで印字し

前記算出手段は、前記垂直バーの長手方向に異なる少なくとも2箇所において 前記パターン検出手段により当該垂直バーの検出動作を行い、該検出結果の平均 値に基づいて前記垂直バーの印字位置を求めることを特徴とする画像形成装置。

[0001]

【発明の詳細な説明】

【発明の属する技術分野】

本発明は、インクジェット記録方式を用いて画像形成を行う画像形成装置に関する。

[0002]

【従来の技術】

インクジェット記録方式は、インクが満たされているノズル内にヒータを装着し、このヒータにパルス信号を印加することによりヒータを加熱して、インクを沸騰させ、これによって生じる気泡圧でインクを吐出させる方式である。この方式を画像形成装置に使用する場合には、ノズルを複数個並べて1つのヘッドを構成し、更にこのヘッドを複数個(例えば、シアン、マゼンタ、イエロー、ブラック等のインクを吐出する複数個のヘッド)組み合わせて使用することにより、フルカラーの画像を形成する。

[0003]

【発明が解決しようとする課題】

従来、インクジェット記録方式により複数個のヘッドを用いて画像を形成する場合、工場出荷時にキャリッジに対してヘッドを取り付けるとき、または、サービスマン/ユーザにより、その中の1個または数個のヘッドが交換されたときに、図13(a)に示すように各ヘッド間に横方向の取り付けのずれがある場合(図の例ではシアン(C)のヘッドが本来あるべき位置からWだけずれている)、そのまま印字したときに縦方向にスジが発生して画像むらとなる場合があった。同様に、図13(b)に示すように各ヘッド間に縦方向の取り付けのずれが生じた場合、横方向にスジが発生して画像むらとなる場合があった。

[0004]

また、ヘッドの主走査方向に対して正確な位置でインクを吐出するために、リニアスケールを用いてインク吐出の同期をとっている装置においては、往復印字を行ったときに図13 (c)のようにスリット位置からインクが吐出されるまで

遅延が生じるため、キャリッジの移動スピードに応じて、吐出位置がずれて(W) 画像むらとなる場合があった。

[0005]

このようなことから、ヘッド交換時、あるいは、何らかの影響により色ずれ (レジストレーションずれ、以下レジずれという)が起こった際には、それぞれの記録ヘッドのレジ合わせ (レジ調整)が必要となる。従来、この種のレジ調整の前提としてレジずれ量を検出する必要がある。そのために、印字用紙にレジずれ量を検出しやすい特定のテストパターンをプリントし、このテストパターンのプリント結果を人間が見て、マニュアルにてレジずれ量を検出する方法と、テストパターンをセンサにて読み取ることによりレジずれ量を検出する方法とがあった

[0006]

このテストパターンをセンサにて読み取り、レジずれ量を検出する技術は、特開平7-323582号公報に開示されている。これは図14に示すように、複数のヘッドのうちの基準となるヘッドと他の各ヘッドとにより、それぞれ平行な2つのバー(パターン要素)からなるパターンを印字し、各平行バーの同一箇所をセンサで2回読み取ってヘッドのずれ量を検出する方法である。すなわち、先ず1回目のスキャンで、各パターン要素の幅を検出してその中心ドット位置を算出する。その後、2回目スキャンで、各パターン要素の中心ドットの位置に基づいて基準ヘッドのパターン要素との間の幅W1を検出する。以上の動作を基準ヘッドと他のヘッドのパターン要素間で繰り返し、基準ヘッドと他のヘッドのパターン要素間で繰り返し、基準ヘッドと他のヘッドのパターンでのがのパターンで、スの後、これらの幅の差に基づいてヘッドのずれ量 ΔWを算出する。

[0007]

これは図15に示すように、センサ1501から出力されるアナログ信号を比較器1502で二値信号に変換した後、一回目のスキャンではこの二値信号をタイマ1503によりある一定タイミングでサンプリングし、パターン要素を読み取るごとにCPU1505によりタイマ1503の値を参照することで、2パターン要素のそれぞれのパターン幅のデータを読み取る。スキャン終了後、2パタ

ーン要素のそれぞれの幅のデータに基づいてパターン要素のエッジから中心ドットまでの距離を、スキャン速度とサンプリング周波数から算出する。その後、2回目のスキャンで各パターンを読み取る直前に、前記各パターン要素の中心値をタイマ1503にセットすることで、キャリッジが各パターン要素の中心位置に到着するタイミングでタイマ1503から桁上がり信号が出力される。この桁上がり信号を用いてタイマ1504を動作させることで各パターン要素の中心ドット間の距離を算出する。これを基準ヘッドのパターン要素同士間と、基準ヘッドと他のヘッドのパターン要素間で実施することで、ヘッドのずれ量ΔWを算出していた。

[0008]

しかしながらこの場合、一定タイミングでサンプリングしているため、キャリッジとモータを接続するための駆動ベルトのテンション等、様々な機械的な要因によりキャリッジの速度変動がキャリッジの走査中または走査毎、更には機械毎に発生し、前記サンプリング結果に累積ばらつきが生じて、必ずしも高精度なレジ調整が保証されるものではなかった。更に各パターン間の幅W1,W2,・・・を検出するときに、それぞれについてキャリッジを2回走査しなければならないため、検出に時間がかかると共に、前記累積ばらつきが2倍になってしまっていた。

[0009]

また、紙送り方向においても同様に、印字用紙搬送用のローラ径/変心/モータとローラを接続するギアのばらつき等で、前記サンプリング結果に累積ばらつきが生じていた。

[0010]

本発明は、上記に鑑みてなされたもので、その目的とするところは、ヘッドを 交換した場合におけるヘッドのずれを適確に検出することができる画像形成装置 を提供することにある。

[0011]

さらには、ヘッドを製造する際の吐出口の形状や向きのばらつきにより、厳密には、図20(a)のように正しく1列に吐出されるのではなく、(b)~(d

)のようにインクの着弾位置が上下/左右にばらつく現象がみられる。前記テストパターンをセンサにて読み取り、レジずれ量を検出する手法は、基準となるヘッドと他のヘッドとにより平行な2パターンを印字した後、センサでパターンの両エッジの位置から各パターン要素の幅およびパターン要素中心間の距離を読み取るため、前述のようにパターン要素のエッジにばらつきが生じていると、それが読み取り誤差となる。

[0012]

また、図21に示すように、ヘッド101のキャリッジ106への取り付けにおいても、ヘッド101およびキャリッジ106の機械的なばらつきにより、ヘッド101が主走査方向に対して斜めに取り付けられる場合がある。また、キャリッジ106に取り付けられるセンサ110も機械毎に取り付け位置にばらつきが生じうる。キャリッジ106が斜めに取り付けられると、図22に示すように垂直バーのパターン要素が斜めに印字され、これに対してパターン要素の長手方向におけるセンサの読み取り位置がA~Dといった具合にばらつくと、最大で値dの検出誤差が発生する。

[0013]

このように従来のレジずれ検出方法では、ヘッド101の固体差/キャリッジ 106へのヘッド101の取り付け状態/センサ110の取り付け状態により、 パターン検出結果に大きなばらつきが生じる可能性があった。

[0014]

したがって、本発明は、さらに、ヘッドを交換した場合におけるヘッドのずれ を適確に検出するために、テストパターンの検出精度を向上させることができる 画像形成装置を提供することにある。

[0015]

【課題を解決するための手段】

本発明による画像形成装置は、インクジェット記録方式により複数のヘッドを 用いて印字用紙上に画像の形成を行う画像形成装置であって、前記複数のヘッド を搭載するキャリッジを主走査方向に移動させるための主走査方向の移動手段と 、前記印字用紙を副走査方向に搬送するための用紙搬送手段と、前記複数のヘッ ドにより、予め定めたテストパターンを印字するパターン印字手段と、前記キャリッジに搭載され、前記印字手段で印字用紙上に印字されたテストパターンのパターン要素を検出するパターン検出手段と、該パターン検出手段の出力を二値化する二値化手段と、前記主走査方向のキャリッジの位置を検出するための位置検出手段と、前記キャリッジを移動させることにより前記テストパターンのパターン要素を前記パターン検出手段で検出し、前記二値化手段で得られた二値信号の立ち上がり/立ち下がりエッジが発生したときの前記位置検出手段の結果に基づいて、前記パターン要素の印字位置を検出し、各ヘッドで印字された各パターン要素の印字位置に基づいて、前記主走査方向における各ヘッドの取り付けずれ量を算出する算出手段とを備えたことを特徴とする。

[0016]

このように本発明では、パターン検出手段の出力の変化時点でその位置を確認することにより、機械的要因によるキャリッジ速度変動によらずパターン要素の位置を適確に求めることができる。また、1回のキャリッジ走査でパターン要素の位置を求め、これを当該パターン要素の指示印字位置と比較することにより、各ヘッドの取り付け誤差を求めることができる。

[0017]

前記位置検出手段は、前記キャリッジに併設されたリニアスケールに基づく低分解能位置検出手段と、この低分解能位置検出手段の分解能以下の位置を検出するための高分解能位置検出手段とにより構成されることが好ましい。これにより、より高精度にパターン要素の位置を検出することができる。

[0018]

前記テストパターンは、例えば、各ヘッドについて、前記主走査方向とほぼ直 角の副走査方向に伸びた少なくとも1本の垂直バーをパターン要素として含むも のである。

[0019]

前記テストパターンは、各ヘッドについて、前記主走査方向とほぼ平行に伸び た少なくとも1本の水平バーをパターン要素として含んでもよく、この場合には 、前記主走査方向とほぼ直角の副走査方向における印字用紙の搬送量を検出する ための搬送量検出手段と、該搬送量検出手段の分解能以下の搬送量を計測するための計測手段とをさらに備え、前記算出手段は、前記テストパターン印字された印字用紙を前記用紙搬送手段により前記キャリッジに対して移動させることにより前記テストパターンのパターン要素を前記パターン検出手段で検出し、前記二値化手段で得られた二値信号の立ち上がり/立ち下がりエッジが発生したときの前記搬送量検出手段および計測手段の結果に基づいて、前記パターン要素の印字位置を検出し、各ヘッドで印字された各パターン要素の印字位置に基づいて、前記副走査方向における各ヘッドの取り付けずれ量を算出する。

[0020]

前記パターン検出手段は、例えば、発光素子と受光素子から構成される反射型 センサである。

[0021]

例えば、前記低分解能位置検出手段は前記リニアスケールに基づくタイミング 信号をカウントするカウンタにより構成され、前記高分解能位置検出手段は前記 タイミング信号により初期化され、かつ所定のクロック信号で時間計測するタイ マにより構成される。

[0022]

さらには、前記パターン印字手段は前記垂直バーを複数パスで印字し、前記算出手段は、前記垂直バーの長手方向に異なる少なくとも2箇所において前記パターン検出手段により当該垂直バーの検出動作を行い、該検出結果の平均値に基づいて前記垂直バーの印字位置を求めるようにしてもよい。これにより、ヘッドの固体差/キャリッジへのヘッドの取り付け状態/センサの取り付け状態によるパターン位置検出誤差を低減することができる。

[0023]

【発明の実施の形態】

以下、本発明の実施の形態について、さらに図面を参照して詳細に説明する。

[0024]

図1は、本発明に係るシリアルプリンタ形態のインクジェット画像形成装置の 概略構成を示した図である。記録ヘッド101Bk, 101Y, 101M, 10 1 Cには、インクタンクからインクチューブ(いずれも図示せず)を介して、ブラック、イエロー、マゼンタ、シアンの各色のインクが供給される。各記録ヘッド101は、主制御部(図示せず)からの記録情報に応じた記録信号に対応して、記録ヘッドドライバ等によって駆動され、これにより、各記録ヘッド101からインク滴が吐出されて印字用紙102上にカラー記録がなされる。

[0025]

副走査モータ (用紙搬送モータ) 103は印字用紙102を間欠送りするための駆動源であり、ギヤを介して搬送ローラ104を駆動する。主走査モータ105は、記録ヘッド101を搭載した主走査キャリッジ106を、主走査ベルト107を介して矢印のA, Bの方向に走査させるための駆動源である。

[0026]

印字用紙102が搬送ローラ104により給紙され、印字箇所に到達すると、用紙搬送モータ103がオフされ、印字用紙102の搬送は停止される。印字用紙102への画像記録動作に先立って、ホームポジション(HP)センサ108の位置にキャリッジ106を移動し、次に、矢印ABの方向に往路走査を行い、所定の位置よりブラック、イエロー、マゼンタ、シアンのインクを記録ヘッド101Bk~101Cより吐出し画像記録を行う。キャリッジ106の1回の走査による所定の幅(バンドと呼ばれる)分の画像記録を終えたらキャリッジ106を停止し、逆に、矢印Bの方向に復路走査を開始し、ホームポジションセンサ108の位置までキャリッジ106を戻す。復路走査の間、用紙搬送モータ103を駆動することにより、記録ヘッド101Bk~101Cで記録した1バンド分の印字用紙102の搬送を、矢印Cの方向に行う。このようなキャリッジ106(およびヘッド101)のスキャン動作と紙送り動作との繰り返しにより画像全体の記録を実現する。

[0027]

キャリッジ106の走査経路に隣接並行して配置されたリニアスケール109は、所定の解像度のスリットを有する。このリニアスケール109のスリットを、キャリッジ106の近傍に取り付けられている透過型光学センサ(図12の1203)で読み取ることにより2つの位相の信号(90°の位相差)を得ること

ができ、この信号を基にキャリッジ106の位置管理および、記録ヘッド101 のインク吐出の同期をとっている。

[0028]

なお、本実施の形態では、600ドット/インチの解像度の記録ヘッドと、600ドット/インチの解像度のリニアスケールを使用することにより、600ドット/インチの記録を可能としている。

[0029]

また、本実施の形態では、キャリッジ106の近傍に、反射型の光学センサ110が取り付けられている。キャリッジ106に搭載されている印字ヘッド101が、複数個配列した記録素子の破壊や不吐出等により良好な画像形成ができなくなった場合、記録ヘッドを交換する必要がある。複数個備えた記録ヘッドのうちの一部または全部を交換した際、あるいは、何らかの影響により、複数個備えた記録ヘッドの位置関係がずれた際には、各色ごとに形成された画像がずれてしまい、良好な画像が得られなくなるという大きな問題点がある。このようなことから、ヘッド交換時、あるいは何らかの影響により色ずれ(レジストレーションずれ、以下レジずれという)が起こった際には、それぞれの記録ヘッドの相互間の位置合わせを行うレジ調整が必要となる。このため、ある特定のテストパターン(印字パターン)Pを印字し、これをセンサ110により読み取り、レジずれ量を検出する。さらに、この検出したレジずれ量に基づいてレジ調整を行う。このレジずれ量を検出する動作は本発明で最も特徴的なものであり、以降、その詳細を説明する。

[0030]

図2は、本発明の一実施の形態に係わる画像形成装置の制御ハードウェアの構成を示すブロック図である。同図に示す画像形成装置は、印字制御部202およびヘッド101を有し、外部装置201に接続される。外部装置201は、画像形成装置に対して、記録にかかる画像データや各種指令を供給するホスト装置であり、コンピュータ、イメージリーダその他の形態を有する。

[0031]

印字制御部202には、主走査リニアスケール109、副走査エンコーダ21

0、主走査モータ105、副走査モータ103、センサ110、および操作パネル111が接続されている。

[0032]

印字制御部202は、外部装置201から転送されてくる画像データVDIから、ヘッド101を用いて印字用紙に画像イメージを形成する制御を行っている。印字制御部202は、CPU203、ヘッド制御部204、主走査カウンタ205、副走査カウンタ206、主走査タイマ207、副走査タイマ208、パターン検出部209、キャリッジ/紙送りサーボ制御部211から構成されている。その中でもCPU203は、シリアル画像データVDIが転送されてくる外部装置201とのインターフェースを行うと共に、各メモリやI/O等、印字制御部202全体の動作のコントロールを行っている。

[0033]

具体的には、外部装置201からシリアル画像データVDIが転送されてくると、CPU203からの命令で、ヘッド制御部204にて画像データVDIを数バンド分画像メモリに一時保持する。保持された画像データVDIには、各種画像処理が加えられ、ヘッド101のスキャンに合わせて画像データVDOが出力される。このとき、画像メモリ(図示せず)の制御においては、CPU203からの設定によって、読み出しを行う水平方向および垂直方向のアドレス値を任意に可変設定することができる。これにより、ヘッド毎に印字すべき画像データVDOの読み出し位置を変化させることで、各ヘッドの取付位置の補正を行うことが可能となっている。

[0034]

本実施の形態では、図に示すように主走査リニアスケール109と副走査エンコーダ210を配置している。主走査リニアスケール109は、主走査モータ105によりキャリッジ106を駆動したときに、また、副走査エンコーダ210は副走査モータ103により紙送りを駆動したときに、それぞれの移動量に応じた絶対位置で、2つの位相信号が出力される。主走査リニアスケール109の出力は、画像データVDOの出力等の印字制御の同期信号としても使用されており、この信号に同期して画像メモリのアドレス信号の生成を行っている。そのため

、画像メモリからの読み出しアドレスを変えることにより主走査方向にはリニアスケール単位でのレジずれ量の補正を行うことが可能となり、副走査方向にはヘッドのノズル単位でのレジすれ量の補正が可能となっている。また、図示しないが実際には主走査方向カウンタ205から出力される同期信号に同期して、CPU203から設定された時間だけ遅延させて画像メモリのアドレス信号を生成している。これにより、主走査リニアスケール109の解像度以下のずれ補正を行うことが可能となっている。

[0035]

ヘッド制御部204では、ヘッドの各ブロックのイネーブル信号BE、ヒータ駆動のパルス信号HE等、インクの吐出に必要な信号の生成も行っている。ヘッド制御部204から出力された画像データVDO、ブロックイネーブル信号BE、ヒータ駆動のパルス信号HE等はヘッド101に転送され、ヘッド101内の制御回路で、各画像データVDOとイネーブル信号(BE, HEを示す)がイネーブルになっているノズルのみヒータをONする。このようなノズルからインクが吐出されて印字用紙に付着し、図11に示すように1列(コラム)分の画像を形成する。これを、主走査方向にヘッド101を走査させることにより繰り返して、1バンド分の画像を形成する。ついで、印字用紙を所定量だけ送り、再度1バンド分の画像を形成する。このような制御を繰り返すことにより、印字用紙上に画像全体が形成される。

[0036]

なお、キャリッジ/紙送りサーボ制御部211は、主走査リニアスケール109と副走査エンコーダ210の出力から、主走査モータ105および副走査モータ103の駆動スピード/起動/停止/移動量の位置管理をフィードバック制御している。

[0037]

また、操作パネル111は、印字モード、デモプリント、記録ヘッドの回復動作指示など、ユーザにより本画像形成装置の動作を指示するものである。ヘッド交換およびレジずれが発生した際の動作の指示も、操作パネル111から指示される。

[0038]

ヘッド101の内部は、図10に示すように構成されている。なお、同図は1個のヘッドについてのみ示している。図10において、1001、1002はシフトレジスタ、1003、1004はラッチ回路、1005はデコーダ回路、1006はAND回路である。1007はトランジスタ、1008はヒータである

[0039]

画像データVDO1, VDO2は、外部装置201よりシリアル2値データで転送クロックCLKに同期して転送されてくる。このシリアル2値データは、シフトレジスタ1001、1002でそれぞれ順次シリアルーパラレル変換される。画像データVDO1, VDO2についてそれぞれ8個の単位データが転送された後、LAT信号により保持状態となる。また、複数ノズルで構成されている1つのヘッドをnブロックに分け(本例では256ノズルで構成されているヘッドを16ブロックに分けて使用している)、1ブロックに1パルスのイネーブル信号BE0~15とヒータ駆動のパルス信号HEとを与える。画像データがイネーブルで保持されているノズルのみトランジスタ1007がON可能となり、このトランジスタONにより対応するヒータ1008が加熱されてインクを吐出する

[0040]

なお、画像形成装置においては、イネーブル信号BEをデコーダ1005で4 ピットから16ピットに変換している。個々のノズルでは、イネーブル信号BE とそれぞれ画像データVDO1, VDO2のピット値とヒータ駆動のパルス信号 HEが全てONしたタイミングで、インク吐出が行われる。

[0041]

ヘッド101の交換等によりレジずれが発生し、ユーザによりレジずれ補正の 指示がされた場合、図3に示すように各々のヘッドを用いて、水平パーHBおよ び垂直パーVBから構成されるテストパターンPを印字する。図3において水平 パーHBは、縦方向のレジずれを検出するためのパターンであり、垂直パーVB は、横方向のレジずれ量を検出するためのパターンである。なお、図3における レジずれ量検出用のテストパターンPは、各ヘッドにより往走査方向にキャリッジをスキャンさせたときに印字される4つのパターン要素のブロックのみ記述しているが、復走査方向でのスキャンの時に、往走査方向とレジずれ量が異なるときは、復走査方向用のパターン要素を設ける。また、同一走査方向でも、キャリッジの印字スピードによりレジずれ量が異なるときは、それぞれのキャリッジの印字スピードに対応したパターン要素を設けてもよい。

[0042]

また、図において各パターン要素ブロックは各色毎に複数のバーをほぼ等間隔 に印字しているように示しているが、レジずれ量を算出する際は、指示された印 字位置と実際の検出位置の比較によりずれ量を算出するため、必ずしも等間隔で なくてもよい。

[0043]

前述のとおり、ヘッド近傍にはセンサ110(図1)が取り付けられていて、図3のようなテストパターンを印字後、その各パターン要素をセンサ110で読み取って、以下の過程を径てレジスト調整量の検出が行われる。

[0044]

より具体的には、先ず、図3に示す水平バーHBを印字後、これらのパターンの上流にセンサ110が位置するように、キャリッジ106を移動させる。その後、印字用紙102を搬送し、センサ110の出力に基づいて印字制御部202内のパターン検出部209でパターンの濃度変化する箇所を検出する。すなわち、センサ110から出力されるアナログ信号を二値信号に変換してCPU203の割り込み入力に入力する。このとき、二値信号の各立ち上がりエッジおよび立ち下がりエッジは、前述のパターン要素の両エッジに相当する。CPU203は割り込み入力に、立ち上がりエッジおよび立ち下がりエッジが入力する毎に、副走査カウンタ206および副走査タイマ208の値を読み取り、ワーク用のメモリにデータを一時格納する。

[0045]

水平バーHBを全て読み取った後、次に垂直バーVBを印字する。垂直バーVBの印字後、垂直バーVB上にセンサ110が位置するように、印字用紙102

を移動させる。その後、キャリッジ106をスキャンし、センサ110の出力に基づいて、印字制御部202内のパターン検出部209でパターンの濃度変化する箇所を検出するとともに、センサ110から出力されるアナログ信号を二値信号に変換してCPU203の割り込み入力に入力する。CPU203は、割り込み入力に、前述と同様に立ち上がりエッジおよび立ち下がりエッジが入力する毎に、主走査カウンタ205および主走査タイマ207の値を読み取り、ワーク用のメモリにデータを一時格納する。垂直パーVBを全て読み取った後、CPU203によりレジずれ量の算出が行われる。

[0046]

図4は本画像形成装置にで使用されるセンサ110の内部を示した図である。図において、401はフォトトランジスタまたはフォトダイオードで構成され、インク色の周波数を包括する帯域(または光学フィルタ)を有している受光素子、402はC, M, Yの補色となるR, G, Bの何れか一つ以上を含んだ発光素子である。403は光学レンズであり、発光素子402で発光された光を、レジずれ検出用パターンPに照射して、その反射光を光学レンズ403により受光素子401上に集光することにより、パターン要素の有無を検出している。なお、本実施の形態ではC, M, Y, Kのインク色を使用していて、且つ各インク色と背景の印字用紙の白色を識別するために、発光素子としてR, G, Bをそれぞれ独立に発光する発光素子を用いて、各インク色に応じて発光色を切り替えている

[0047]

センサ110の出力は、印字制御部202内のパターン検出部209でパターンの濃度変化する箇所を検出するために用いられる。パターン検出部209の詳細を図5に示す。

[0048]

図5において、501は発光素子駆動用のトランジスタ、502は受光素子に発生する電流を増幅しながら電圧に変換するI-E増幅器、503はI-E増幅器 器502の出力を更に増幅するための増幅器である。また、504は増幅器503の出力を二値化するための比較器、505はセンサ110の発光素子の発光量

およびセンサ110のオフセット量を調整するための調整値をCPU203から設定するためのD/A変換器を示している。増幅器502の出力は、CPU203のアナログーデシタル変換入力にも接続されていて、レジずれ調整用のパターンを検出する前には、センサ出力がある一定レベルになるように、CPU203によりセンサ110の発光素子の発光量調整とセンサ110の出力のオフセット調整がなされる。各センサの調整終了後、レジずれ調整用のパターンを読み取り、パターンの検出が行われる。また、比較器504の出力はCPU203の割り込み入力に接続されていて、比較器504からの二値化出力の立ち上がりエッジおよび立ち下がりエッジが入力する毎に、横方向のレジずれ検出の場合は、主走査カウンタ205および主走査タイマ207の値を、また、縦方向のレジずれ検出の場合は副走査カウンタ206および副走査タイマ208の値を読み取り、ワーク用のメモリにデータを一時格納し、読み取り終了後、レジずれ量の算出を行う。

[0049]

図7に主走査方向のレジずれ量を検出する際の、割り込み入力と主走査リニアスケールの関係を示す。主走査リニアスケール109からは、キャリッジ106の移動に応じて図のように位相Aと位相Bの2つの位相信号が出力される。主走査カウンタ205では、位相A/位相Bのそれぞれの立ち上がりおよび立ち下がりエッジをカウントし、リニアスケール109の分解能の限度でキャリッジの移動位置を計測している。主走査タイマ207では、位相A/位相Bのそれぞれの立ち上がりおよび立ち下がりエッジが入力される時間間隔内で、それより短周期のクロックを一定タイミングでカウントしていき、主走査リニアスケール109の分解能以下のキャリッジ位置を検出できる構成となっている。レジずれ量を検出するためにキャリッジを走査していく間のタイミングTでセンサ110からCPU203に対して割り込みが入力された場合、CPU203により主走査カウンタ205および主走査タイマ207のカウント値を参照することにより、パターン要素を検出したときのキャリッジ位置を高分解能で検出することが可能となっている。そのために、タイマ207は、割込のタイミング毎に初期化される。なお、タイマの測定誤差を最小限にするため、キャリッジの移動は一定速度で駆

動される。

[0050]

リニアスケール出力をカウントする主走査カウンタ205のみでパターン要素の位置検出をするだけでは、その分解能はリニアスケール109の分解能に依存してしまい、高精度なレジずれ量の検出は期待できない。また、従来のように、一定タイミングでタイマを用いてサンプリングするだけでも、前記のように機械的な要因で累積ばらつきが出てしまう。

[0051]

そのため本発明のようにパターン要素の位置検出のために、主走査カウンタ205でパターンの大まかな絶対位置を検出し、リニアスケール以下の分解能の正確な位置をタイマで計測する構成とすることにより、キャリッジの速度変動の影響を最小限とするとともに、高分解能の位置検出を行うことが可能となる。

[0052]

以上のように、従来のように基準ヘッドと他のヘッドで印字したパターンの距離をタイマで計測する構成(基準ヘッドに対する他のヘッドのずれ量を検出する構成〜相対位置に比較)でなく、リニアスケール基準で印字すべきドット位置と、実際に印字されたドット位置に基づいて、ヘッドのずれ量を検出する構成(絶対位置比較)のため、中心ドット位置の検出を、1回の走査のみで検出できる。そのため誤差が2倍になることはなく、検出誤差を最小限にすることが可能となる。

[0053]

パターン読み取り終了後、CPU203はワーク用メモリに格納されているデータをリードし、立ち上がりエッジと立ち下がりエッジのキャリッジ位置の値から、各パターンの中心ドット位置の算出を行う。図8の「状態1」、「状態2」に示すように紙の種類、紙浮き、センサ精度および各インクの光の吸収率の差等の状態によりセンサの出力レベルが多少変動するため、比較器504において固定のしきい値で二値化した際に、立ち上がりエッジと立ち下がりエッジの位置が場合に応じてばらついてしまう。これに対処するため両エッジの位置から、中心位置の算出を行っている。これにより、上記変動があっても中心位置はほぼ同一

のため、常に安定した出力結果が得られる。その後、印字指示された各パターン要素の中心ドット位置と、その実際の測定値の差を算出する。上記のテストパターンの例では、各色につき複数の平行バーの中心ドット位置のずれ量を平均化する。このようにして求めた各ヘッドの位置の差から、レジずれ量を算出することが可能となる。

[0054]

図9によりレジずれ量の差の一例を説明する。図において白丸印"〇"は印字しようとしていたドット位置を表しており、主走査リニアスケールカウント値の16hexから1Chexまでの範囲を印字しようとしているのに対して、黒丸印"●"はレジずれによって印字位置が17hexから1Dhexまでの範囲にずれてしまった様子を示している。このときの印字しようとしていたパターン要素の中心ドット位置は、19hexであるのに対して、レジずれによって印字結果がずれてしまったパターン要素の中心ドット位置は、1Ahexとなっている。この結果、1ドット分のレジずれが発生していることになる。なお、実際には1ドット未満の位置ずれが発生しうるが、ここでは、説明の便宜上、1ドット分のずれを示した。

[0055]

以上のような動作を、縦方向のレジストずれを検出するためのパターン(HB)および横方向のレジストずれを検出するためのパターン(VB)に関して行うことにより、縦/横各方向のヘッド取り付けによるずれを検出することが可能となる。

[0056]

このようにして検出された各ヘッドのレジずれ量に基づいて各ヘッドのインク 吐出位置を補正するためには、前述したように、CPU203によりヘッド制御 部204内の画像メモリからの読み出しアドレスと読み出しタイミングを可変す ることによって、主走査方向では主走査リニアスケール109の解像度以下で吐 出位置の補正することが可能となり、また、副走査方向ではヘッド101のノズ ル単位での吐出位置の補正が可能となる。

[0057]

なお、本実施の形態においては、副走査方向の補正はノズル単位でしかできないが、副走査方向のレジずれ量を副走査エンコーダ210の解像度以下の値を求めるために副走査タイマ206を用いている。この理由は、副走査方向のレジずれ量を検出・算出時に小数点以下の端数が発生したときに、上下どちらのノズルを使用した方がレジずれ量が最も最小になるかを決定するためである。これに伴い、副走査方向のタイマ206に関しては、主走査方向のタイマほどの精度は必要ない。

[0058]

前記実施の形態では、縦/横のレジストのずれを1回の検出動作で検出する方法について述べたが、1回の検出動作ではセンサ110の精度によるセンサ出力信号のレベルの変動、リニアスケールの製造ばらつきおよびキャリッジの速度変動等により検出結果が、検出の度に変動してしまうことがある。これに対しては、検出回数またはパターン数を増やしてその平均値を用いることにより上記問題を低減することが可能となる。

[0059]

次に、本発明の第2の実施の形態について説明する。この実施の形態における 画像形成装置の構成は、図1,図2に示したと同様であるが、ヘッド制御部20 4の内部構成および動作が異なる。

[0060]

図16にヘッド制御部204の内部構成例を示す。このヘッド制御部204は、主に画像メモリ301、画像メモリ制御部302、マスクメモリ303、マスク制御部304、ヒータ駆動信号生成部305から構成されている。

[0061]

画像メモリ制御部302は前述したように、外部装置201から転送されてくるシリアル画像データVDIを数バンド分画像メモリ301に一時保持するためのメモリ制御と、保持された画像データをヘッド101のスキャンに合わせてヘッド101に画像データVDOとして出力するためのメモリ制御を行っている。画像データVDIを画像メモリ301に入力するときは、外部装置101からのデータの転送タイミングに同期してメモリのアドレス信号の生成を行い、順次画

像データVDを格納する。またメモリからヘッド101のスキャンに合わせて出力するときは、主走査リニアスケール109の出力をカウントする主走査カウンタ205から出力される同期信号に同期してメモリのアドレス信号を生成し、メモリから画像データVDを出力する。

[0062]

マスク制御部304は、記録ヘッドを製造する際の吐出口の形状や向きのばら つきによって生じる画像の濃度むらを平均化するために、画像データに対して所 定量のデータを間引き、同一バンドを複数回スキャン印字させて、デューティ1 00%の画像を印字する際の、データの間引き処理を行っている。(この印字手 法は、一般的にマルチパス記録と呼ばれている。)

[0063]

図17 (a) / (b) にマルチパス記録の様子を、簡単のために16ノズルからなる単一インク色ヘッドを用いた場合を例に挙げて説明する。第1走査においてパターンAのドットを記録する。"●"はこの走査で記録するドットを表す。ついで、用紙搬送方向のヘッド記録幅の1/4(4ドット幅)だけ紙送りを行った後、第2走査においてパターンBの"●"を記録する。図中、"○"はすでに記録されているドット状態を示す。更に第3走査においてパターンCの"●"を記録し、最後に第4走査でパターンDの"●"を記録する。このような順次処理により、ヘッドの1/4の領域の記録を完成する。すなわち、順次4ドット単位の紙送りとA~Dのパターンの記録を順番に行うことにより、4ドット単位の記録領域を4スキャン毎に完成させていく。1回の走査(シングルパス)による記録の場合と異なるのは、4ドット単位の記録領域を、1ヘッド内の異なる部位の4つのノズルを用いて記録する点にある。このことにより、濃度ムラを抑えた高品位な画像を形成することができる。また、マルチパス記録法は、インクを乾かしながら記録していくといった効果も同時に達成できる。

[0064]

各走査毎のパス・データを生成する方法としては、上述のように固定的なマスタパターンを用いて記録データを間引くことによりパス・データを生成する方法(固定間引きと称す)や、記録ドットと非記録ドットとが乱数的に配列されたラ

ンダム・マスク・パターンを用いて記録データを間引くことによりパス・データ を生成する方法 (ランダム間引きと称す) や、データに応じて記録ドットを間引 くことによりパス・データを生成する方法 (データ間引きと称す)、などが知ら れている。

[0065]

マスク制御部304では、上記のマルチパス記録を達成するために、画像メモリ制御部302から出力された画像データVDに対し、所定量のデータを間引く処理を行っている。マスクパターンは印字開始前にCPUによりマスクメモリ303に書き込まれ、印字と同時に画像メモリ制御部302から出力される画像データVDに同期して、マスクメモリから読み出され、両方がONとなっているデータのみヘッド101に出力データVDOとして出力される。

[0066]

前述したように、ヒータ駆動信号生成部305は、主走査リニアスケール109の出力をカウントする主走査カウンタ205から出力される同期信号に同期して、ヘッドのどのブロックを駆動するか選択する信号(ブロックイネーブル信号BE0~3)と、ヒータ駆動のパルス信号HEの生成を行っている。ヘッド101では、ブロックイネーブル信号BE0~3とヒータ駆動のパルス信号HE、画像データVDOが全てイネーブルとなっているノズルのみインク吐出が行われる

[0067]

第2の実施の形態におけるテストパターンは、外見上は図5に示したものと同じであるが、垂直バーVBは、前記マルチパス記録により複数パスで印字が行われる。図18に印字した結果を示す。図18(a)はキャリッジに対してヘッドが斜めに取り付けられた状態で、従来のように垂直バーのパターンをシングルパスで印字(マスクによるデータ間引きを行わないで、キャリッジを1回の走査でパターンを形成)した印字結果を示す。この場合、印字結果はヘッドの傾きをそのまま反映している。これに対して図18(b)は前述のマスク方式に従って、垂直バーを4パスで印字した結果を示す。なお、図18においては、あたかも図18(b)の方が印字結果に印字むらがあるように見えるが、記録ヘッドを製造

する際の吐出口の形状や向きのばらつきを考慮すると、現実には図18(b)の方が印字むらを平均化できる。(本図はレジずれ量検出用パターン要素のエッジの誤差の状態を示すため、キャリッジが斜めに傾いた場合に限定して記述している。)センサの副走査方向の解像度が4ドット分あった場合、図18(a)では、パターンに対するセンサの読み取り位置がバーの長手方向において異なる場合、バーのエッジの検出位置に大きな誤差が生じる。例えば、位置Aの場合と位置Cの場合で、誤差Eが生じる。これに対して、図18(b)のマルチパス印字による場合は、このような誤差は発生しないまたは発生してもごく微小で収まる。

[0068]

例えば、図19(a)のようにCヘッドが右側に傾くとともにKヘッドが左側に傾いていて、且つセンサの取り付け位置が、パターンに対してAの領域に取り付けられている場合を考える。この状態で従来方式でレジずれ検出および補正がされると、補正結果は図19(b)のようにパターンの上部のドットが重なり合って、パターンの下部では誤差Eが生じていた。これに対して、本発明のように垂直バーのパターン要素を複数パスで印字を行うことにより、補正結果は図19(c)のようにパターンの中心が重なり合って、最も誤差の大きい上下部でも誤差はE/2になる。この誤差は、マルチパス印字のパス数が多ければ多いほど良好な結果が得られる。

[0069]

更にヘッド近傍にはセンサ110が取り付けられていて、図5のようなパターンを印字後、その各パターンをセンサ110で読み取って、レジスト調整量の検出が行われる。

[0070]

なお、垂直バーVBの読み取りは、図18のA,B,Cのように上下2箇所以上(本実施の形態では3箇所)を繰り返しスキャンし、読み取った値の平均値を算出している。これは、次の理由による。複数パスでの印字を行っても、実際にはヘッドの各ノズルの上下方向のよれおよび紙送り量の誤差等の要因で、読み取る位置により少々の誤差が発生する。これらの誤差を更に平均化するために、バーの長手方向における読み取り位置を変えながら複数回読み取りを行うことで、

誤差を最小限にする制御を行うことができる。

[0071]

以上、本発明の好適な実施の形態について説明したが、種々の変形、変更が可能である。

[0072]

【発明の効果】

本発明によれば、ヘッドを交換した場合におけるヘッドのずれを適確に検出することができる画像形成装置を提供することにある。

キャリッジおよび印字用紙の移動スピードの変動影響による検出誤差を最小限に抑え、ヘッドのレジずれを適確に検出することが可能となる。また、原則的にはテストパターンの1回の走査でパターン検出を行うことができるので、ヘッド取り付け位置誤差検出に要する時間を短縮することができる。

[0073]

また、垂直バーのパターンを複数パスで印字して、そのパターンの検出を2箇所以上で繰り返し、その検出結果の平均値からレジずれ量を算出することにより、ヘッドを製造する際のインク吐出口の形状や向きのばらつきおよびヘッドを取り付ける際の傾き、更にはセンサをキャリッジに取り付ける際のばらつきの影響を一層低減することが可能となる。

【図面の簡単な説明】

【図1】

本発明の一実施の形態に係わる画像形成装置の本体を示す図である。

【図2】

本発明の実施の形態における制御ブロックを示す図である。

【図3】

本発明の実施の形態におけるテストパターン(印字パターン)を示す図である

【図4】

本発明の実施の形態におけるセンサの構成を示す図である。

【図5】



本発明の実施の形態におけるパターン検出部の構成を示す図である。

【図6】

本発明の実施の形態における印字パターンとセンサ出力のタイミングを示す図である。

【図7】

本発明の実施の形態における割り込み入力から、リニアスケールの出力をサン プリングするタイミングを示す図である。

【図8】

本発明の実施の形態における紙浮きが生じたときのセンサ出力の様子を示す図である。

【図9】

本発明の実施の形態における印字結果の一例を示す図である。

【図10】

本発明の実施の形態における記録ヘッドの内部回路を示す図である。

【図11】

本発明の実施の形態における画像形成の手順を示す図である。

【図12】

本発明の実施の形態におけるリニアスケールの構成と印字タイミングを示す図である。

【図13】

ヘッドがずれている場合の印字結果を示す図である。

【図14】

従来のレジずれ検出を行う際の印字パターンを示す図である。

【図15】

従来のパターンを検出する制御回路を示す図である。

【図16】

本発明の第2の実施の形態におけるヘッド制御部の内部ブロックを示す図である。

【図17】

図16の実施の形態におけるマルチパスの印字の様子を示す図である。

【図18】

図16の実施の形態におけるシングルパスとマルチパスの印字結果の違いを示す図である。

【図19】

図16の実施の形態におけるヘッドが傾いた場合の補正結果の様子を示す図である。

【図20】

ヘッドの製造ばらつきで生ずるインクの吐出状態を示す図である。

【図21】

ヘッドをキャリッジに取り付ける際のばらつきを示す図である。

【図22】

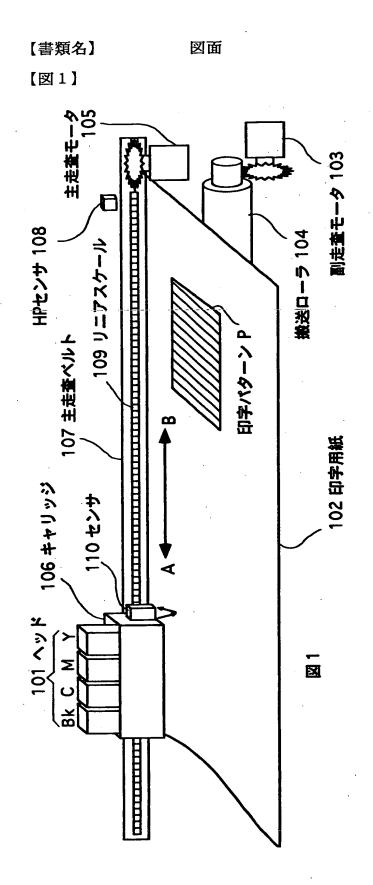
ヘッドをキャリッジに取り付ける際のばらつきで生ずるインクの吐出状態を示す図である。

【符号の説明】

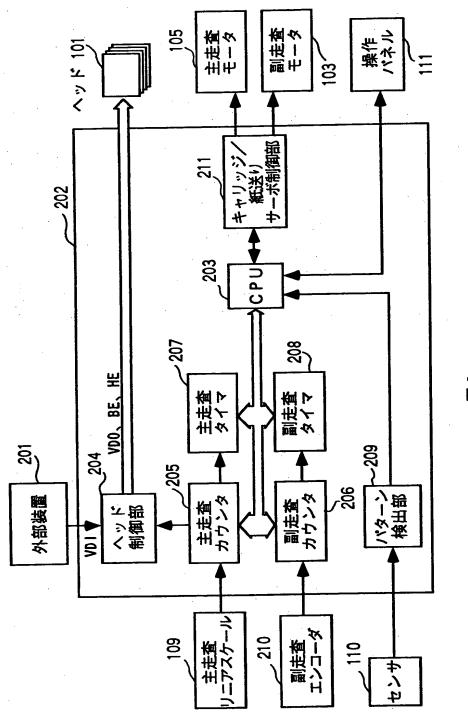
- 101 ヘッド
- 102 印字用紙
- 103 副走査モータ(用紙搬送モータ)
- 104 搬送ローラ
- 105 主走査モータ
- 106 キャリッジ
- 107 主走査ベルト
- 108 ホームポジションセンサ
- 109 リニアスケール
- 110 センサ
- 203 CPU
- 204 ヘッド制御部
- 205 主走査カウンタ
- 206 副走査カウンタ

特平11-11453

- 207 主走査タイマ
- 208 副走査タイマ
- 209 パターン検出部
- 210 副走査エンコーダ
- 211 キャリッジ/紙送りサーボ制御部
- P 印字パターン (テストパターン)

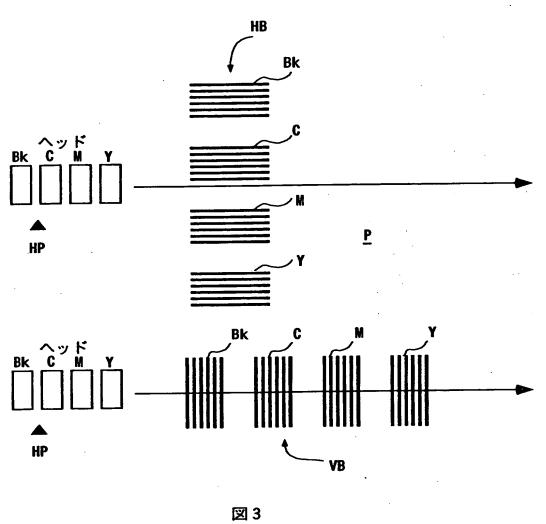


【図2】



7 図

【図3】



【図4】

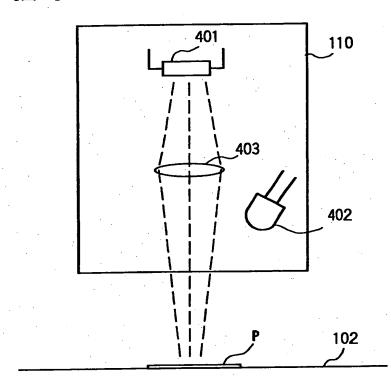
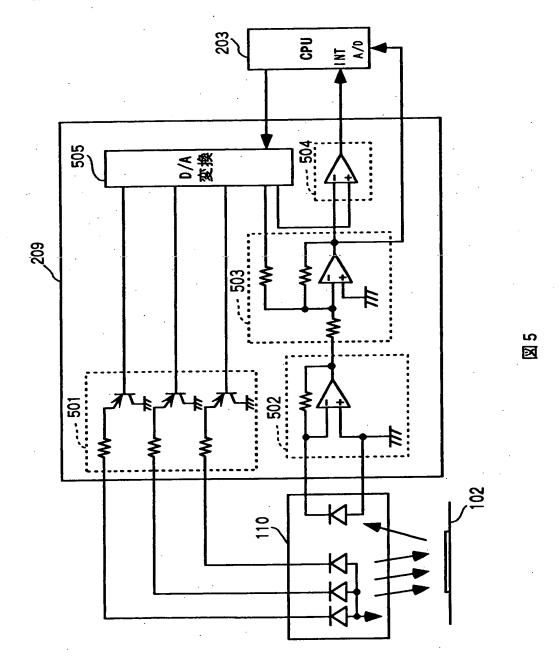


図 4

【図5】



【図6】

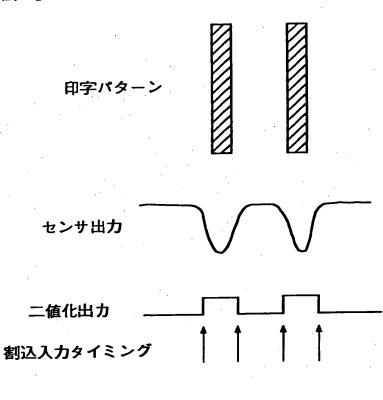
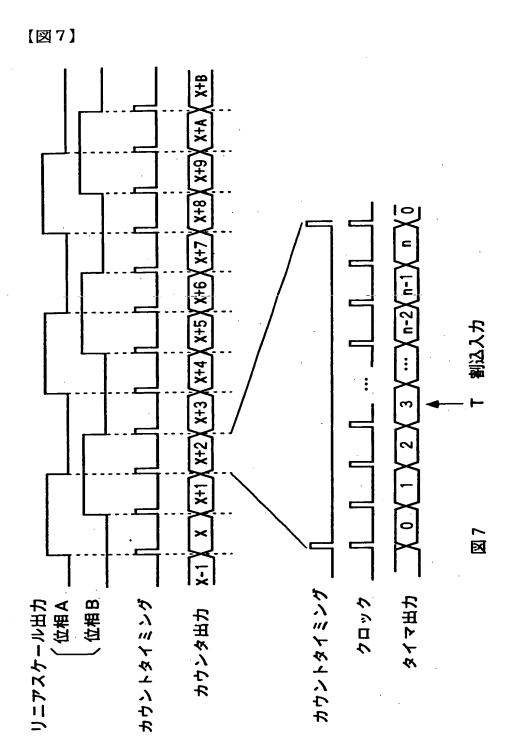


図 6



【図8】

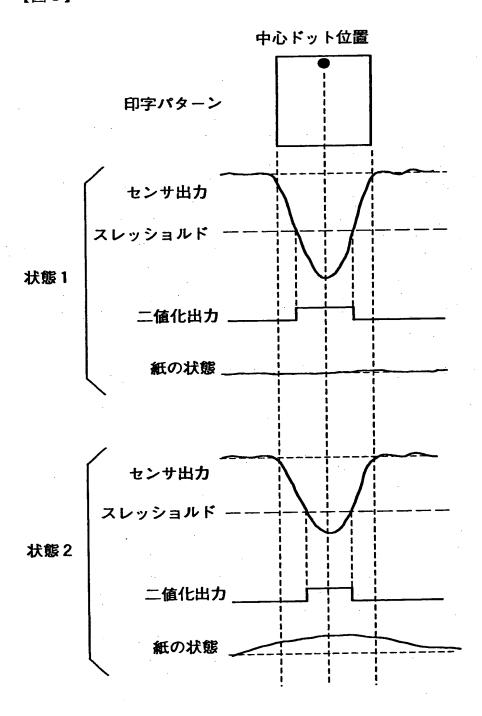


図8

【図9】

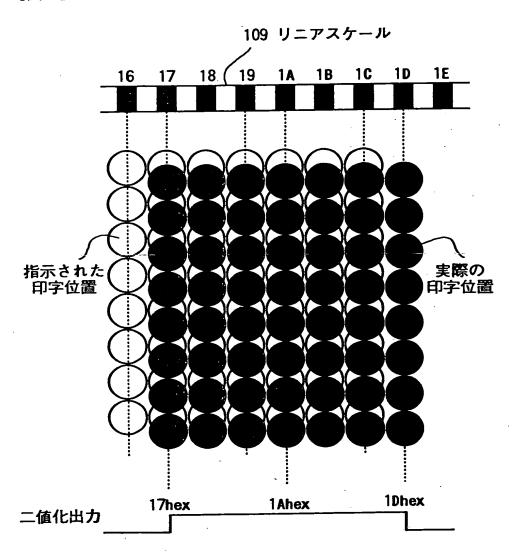
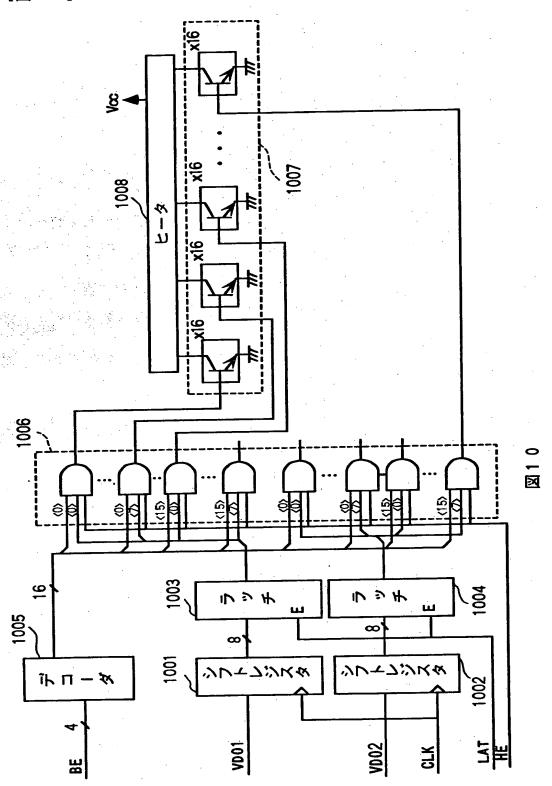
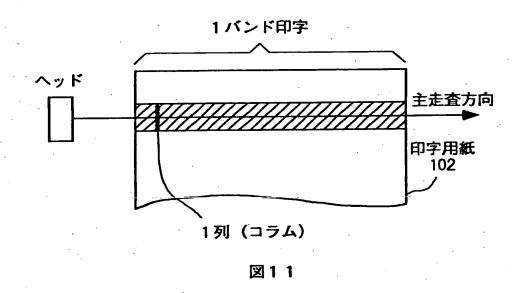


図9

【図10】



【図11】



【図12】

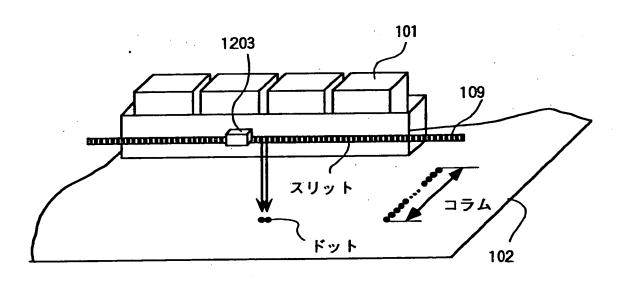
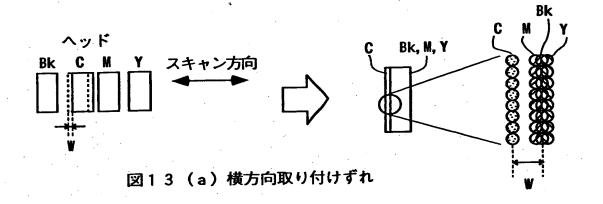
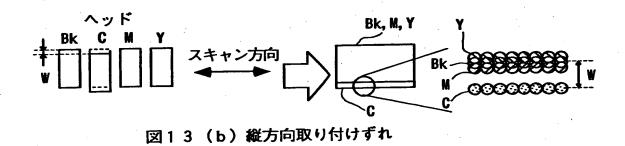


図12

【図13】





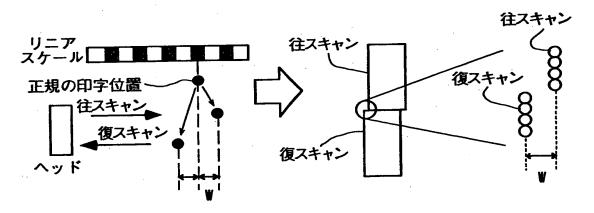
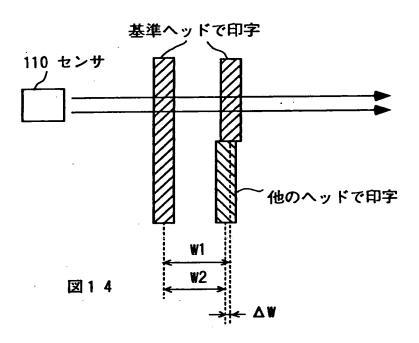
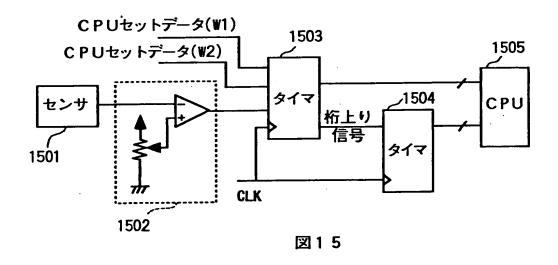


図13(c)往復印字ずれ

【図14】



【図15】



【図16】

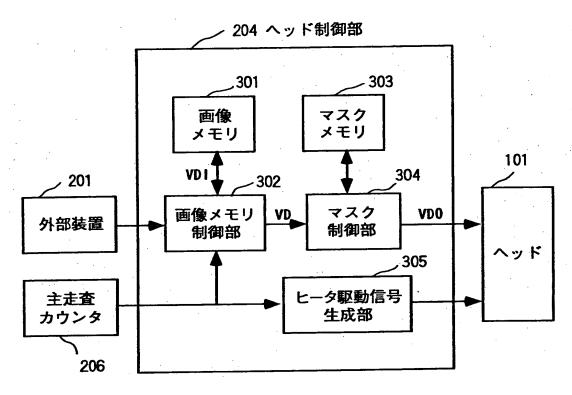


図16

【図17】

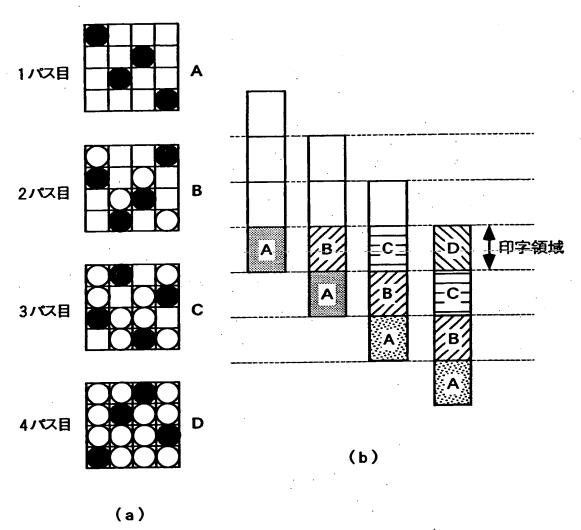


図17

【図18】

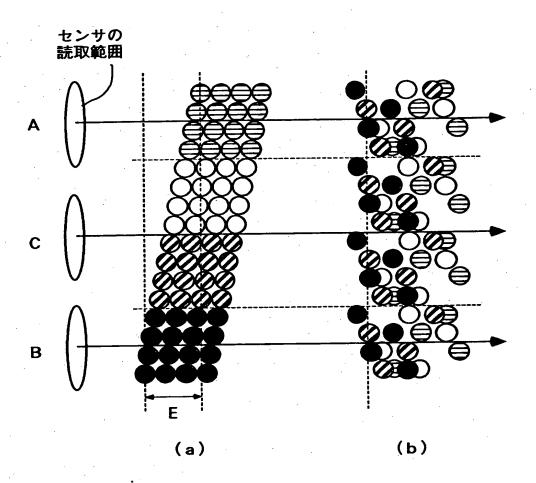
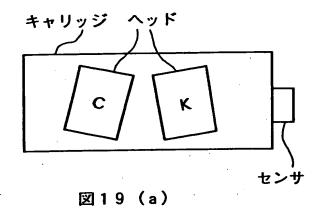
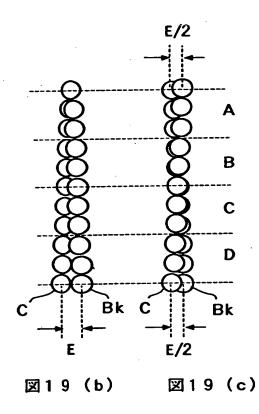


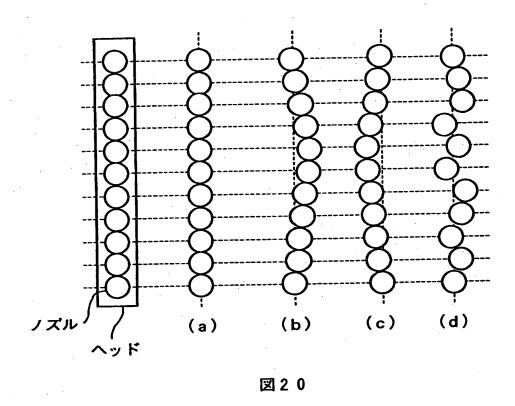
図18

[図19]

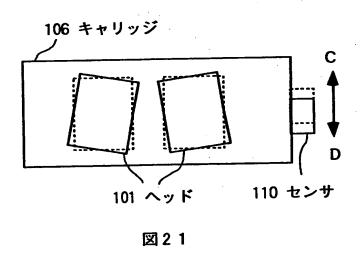




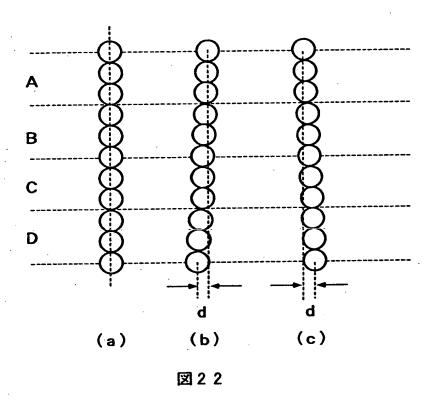
【図20】



【図21】



【図22】



【書類名】

要約書

【要約】

【課題】ヘッドを交換した場合におけるヘッドのずれを適確に検出する。

【解決手段】ヘッド制御部204の制御により複数のヘッド101により所定のテストパターンを印字し、この印字したテストパターンをセンサ110で読み取って、パターン検出部209で検出する。検出したパターン要素のエッジに相当する割り込み信号がCPU203に入力するごとに、主走査カウンタ205/主走査タイマ207(および/または副走査カウンタ206/副走査タイマ208)の値を読み取り、この値により各パターン要素の印字位置を検出し、各ヘッドで印字された各パターン要素の印字位置の検出結果に基づいて、各ヘッドの取り付けずれ量を算出する。テストパターンの垂直バーはマルチパスで印字してもよい。また、バーの長手方向の異なる箇所で複数回エッジ検出を行い、その結果を平均化してエッジ位置を求めてもよい。

【選択図】 図2

特平11-114534

認定・付加情報

特許出願の番号

平成11年 特許願 第114534号

受付番号

59900385998

書類名

特許願

担当官

第二担当上席 0091

作成日

平成11年 4月26日

<認定情報・付加情報>

【提出日】

平成11年 4月22日

出願人履歴情報

識別番号

[000001362]

1. 変更年月日 1990年 8月28日

[変更理由] 新規登録

住 所 東京都三鷹市下連雀6丁目3番3号

氏 名 コピア株式会社